

# Emploi du temps des M1

## 1<sup>er</sup> Semestre

### 2022-2023

✓ M1 Electronique des Systèmes Embarqués (ESE)

**1<sup>ère</sup> Séance : 8h00-9h30**

**2<sup>ème</sup> Séance : 9h40-11h10**

**3<sup>ème</sup> Séance : 11h20-12h50**

**4<sup>ème</sup> Séance : 13h00-14h30**

**5<sup>ème</sup> Séance : 14h40-16h10**

**6<sup>ème</sup> Séance : 16h20-17h50**

Filière : Electronique

Effectif : 35 (Provisoire)

Spécialité : ESE

	1 <sup>ère</sup> Séance	2 <sup>ème</sup> Séance	3 <sup>ème</sup> Séance	4 <sup>ème</sup> Séance	5 <sup>ème</sup> Séance	6 <sup>ème</sup> Séance
Samedi						
Dimanche	<b>Cours SAN</b> Mr Ferdjouni Salle 156/Pav 16	<b>TD SAN</b> Mme ElMerraoui Salle 156/Pav16	<b>Cours TAS</b> Mr Guessoum Salle 251A/Pav15	<b>TD TAS</b> Mr Guessoum Salle 251A/Pav15	<b>TP (1/2 section) TAS</b> Mr Guessoum Labo 4/Pav15	
					<b>TP (1/2 section) SAN</b> Mme ElMerraoui-Mme Bougherira N Labo 7/Pav15	
Lundi	<b>Cours(découverte) FPE</b> Mr Khorissi <b>EAD</b>	<b>Cours(Transveral) AT</b> Mme Bougherira H <b>EAD</b>	<b>Cours ENA-FPGA VHDL</b> Mme Bougherira H Salle 166/Pav 16	<b>TD ENA-FPGA VHDL</b> Mme Bougherira H Salle 166/Pav 16		
Mardi		<b>Cours SM</b> Mme Naceur Salle 166/Pav16	<b>Cours SM</b> Mme Naceur Salle 166/Pav16	<b>TD SM</b> Mme Naceur Salle 166/Pav16	<b>TP (1/2 Section) ENA-FPGA VHDL</b> Mme Bougherira H-Mme Naceur Labo 7/Pav 15	
Mercredi	<b>TP (1/2 Section) SM</b> Mr Kabir- Mme Naceur Labo 4/Pav 15		<b>Cours C++</b> Mme AMIROUCHE Salle 166/Pav16	<b>Cours(Découverte) SHP</b> Mr Bounemri <b>EAD</b>		
	<b>TP (1/2 Section) (2h) C++</b> Mme AMIROUCHE Labo 6/Pav 15					
Jeudi						