

الجمهورية الجزائرية الديمقراطية الشعبية
REPUBLIQUE ALGERIENNE DEMOCRATIQUE ET POPULAIRE

Ministère de l'Enseignement Supérieur

et de la Recherche Scientifique

UNIVERSITE BLIDA 1

Faculté de Technologie

Département d'Automatique et Electrotechnique



وزارة التعليم العالي والبحث العلمي

جامعة البليدة 1

كلية التكنولوجيا

قسم الألية والإلكترو تقني

EMPLOI DU TEMPS

MASTER2

SEMESTRE1

Emploi du temps semestre (3)

	8h00 -9h30	9h40- 11h 10	11h20 - 12h50	13h00- 14h30	14h40- 16h10	16h20-17h50
Samedi	Cours VI Namane EAD	Cours BT Benblidia. EAD				
Dimanche	Cours SED Kaoula Salle 240/Pav26	TD SED Kaoula Salle 240/Pav26	TP FPGA/ VHDL Hebib Labo			
Lundi	Cours CRMBenselama Salle 240/Pav26	TD CRM Benselama Salle 240/Pav26	Cours FPGA/ VHDL Hebib Salle 240/Pav26	TD FPGA/ VHDL Hebib Salle 240/Pav26		
Mardi	TP SI Bennila labo 201/pav26		Cours SI Bennila Salle 102(A)/pav26	Cours CA Bennila Salle 240/Pav26		Cours RDCM Reguieg EAD
Mercredi	TP CABennila Labo		Cours CA Bennila Salle 240/Pav26	TD CA Bennila Salle 240/pav26	TP CRMBenselama Labo	
Jeudi						

CA:Commande avancée;**CRM** : Commande de robots de manipulation; **SED** : Systèmes à évènement discrets; **FPGA** : FPGA et programmation VHDL, **SI** : Supervision industrielle; **VI** : Vision intelligente;**BT** : Biotechnologie; **RDCM** : Recherche documentaire et conception de mémoire;